

7-28-05

538,889

PCT/FR2003/050188



PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Translation

Applicant's or agent's file reference B 14135.3 ID	FOR FURTHER ACTION See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)	
International application No. PCT/FR2003/050188	International filing date (day/month/year) 17 décembre 2003 (17.12.2003)	Priority date (day/month/year) 18 décembre 2002 (18.12.2002)
International Patent Classification (IPC) or national classification and IPC H01L 23/31, 21/60, 23/485		
Applicant COMMISSARIAT A L'ENERGIE ATOMIQUE		

<p>1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.</p> <p>2. This REPORT consists of a total of <u>6</u> sheets, including this cover sheet.</p> <p><input checked="" type="checkbox"/> This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).</p> <p>These annexes consist of a total of <u>7</u> sheets.</p>	
<p>3. This report contains indications relating to the following items:</p> <p>I <input checked="" type="checkbox"/> Basis of the report</p> <p>II <input type="checkbox"/> Priority</p> <p>III <input type="checkbox"/> Non-establishment of opinion with regard to novelty, inventive step and industrial applicability</p> <p>IV <input type="checkbox"/> Lack of unity of invention</p> <p>V <input checked="" type="checkbox"/> Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement</p> <p>VI <input type="checkbox"/> Certain documents cited</p> <p>VII <input type="checkbox"/> Certain defects in the international application</p> <p>VIII <input type="checkbox"/> Certain observations on the international application</p>	

Date of submission of the demand 23 juin 2004 (23.06.2004)	Date of completion of this report 20 April 2005 (20.04.2005)
Name and mailing address of the IPEA/EP	Authorized officer
Facsimile No.	Telephone No.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/FR2003/050188

I. Basis of the report

1. With regard to the elements of the international application:*

- ☒ the international application as originally filed
- ☒ the description:
pages 1-23, as originally filed
pages _____, filed with the demand
pages _____, filed with the letter of _____
- ☒ the claims:
pages _____, as originally filed
pages _____, as amended (together with any statement under Article 19
pages _____, filed with the demand
pages 1-24, filed with the letter of 24 February 2005 (24.02.2005)
- ☒ the drawings:
pages 1/5-5/5, as originally filed
pages _____, filed with the demand
pages _____, filed with the letter of _____
- ☐ the sequence listing part of the description:
pages _____, as originally filed
pages _____, filed with the demand
pages _____, filed with the letter of _____

2. With regard to the language, all the elements marked above were available or furnished to this Authority in the language in which the international application was filed, unless otherwise indicated under this item.

These elements were available or furnished to this Authority in the following language _____ which is:

- ☐ the language of a translation furnished for the purposes of international search (under Rule 23.1(b)).
- ☐ the language of publication of the international application (under Rule 48.3(b)).
- ☐ the language of the translation furnished for the purposes of international preliminary examination (under Rule 55.2 and/or 55.3).

3. With regard to any nucleotide and/or amino acid sequence disclosed in the international application, the international preliminary examination was carried out on the basis of the sequence listing:

- ☐ contained in the international application in written form.
- ☐ filed together with the international application in computer readable form.
- ☐ furnished subsequently to this Authority in written form.
- ☐ furnished subsequently to this Authority in computer readable form.
- ☐ The statement that the subsequently furnished written sequence listing does not go beyond the disclosure in the international application as filed has been furnished.
- ☐ The statement that the information recorded in computer readable form is identical to the written sequence listing has been furnished.

4. ☐ The amendments have resulted in the cancellation of:

- ☐ the description, pages _____
- ☐ the claims, Nos. _____
- ☐ the drawings, sheets/fig _____

5. ☐ This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**

* Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to this report since they do not contain amendments (Rule 70.16 and 70.17).

** Any replacement sheet containing such amendments must be referred to under item 1 and annexed to this report.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.
PCT/FR 03/50188

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

1. Statement

Novelty (N)	Claims	2, 6, 7, 10-16, 19, 20, 22, 23	YES
	Claims	1, 3-5, 8, 9, 17, 18, 21, 24	NO
Inventive step (IS)	Claims		YES
	Claims	1-24	NO
Industrial applicability (IA)	Claims	1-24	YES
	Claims		NO

2. Citations and explanations

1. Reference is made to the following documents:

D1: US 2002/076911 A1 (LIN CHARLES W C) 20 June 2002
D2: US-B1-6 396 148 (RICKLEY MICHAEL E ET AL) 28 May 2002

2. Novelty (PCT Article 33(2))

The present application fails to comply with the requirements of PCT Article 33(1) since the subject matter of **claims 1, 3 to 5, 8, 9, 17, 18, 21 and 24** does not meet the requirement of novelty defined in PCT Article 33(2).

2.1 With reference to **claim 1**, document D1 describes (the reference signs between parentheses apply to this document) a method for making a package having the same size as an electronic chip (page 2, paragraph 14) and made on the same scale as the substrate (figures 1D and 2D), wherein said substrate comprises at least one chip, said at least one chip has input/output pads on one surface of the substrate, referred to as the front surface (page 2, paragraph 15), and said method includes the following steps:

(a) a stress-relieving insulating layer is formed using a mould or complex stencil (page 2, paragraph 15 and claim 1) on said front surface (page 2, paragraph 16 and reference sign 120 in figure 1B) such that said stress-relieving layer covers the front surface of the substrate with a bump provided with access wells at the input/output pads (page 2, paragraph 15 and reference sign 130 in figure 1B) and, elsewhere, with stress-relieving projections (reference sign 136 in figure 1B), wherein each projection has a stepped shape including at least one projecting portion (reference sign 136 in figure 1B) and at least one recessed portion set back from said projecting portion (reference sign 128 in figure 1B), said recessed portion being intended to support an electrical connection pad (figures 1C and 2C, and page 2, paragraph 15);

(b) electrically conductive paths are formed on the stress-relieving layer for connecting the input/output pads to the corresponding electrical connection pads (reference sign 140, figures 1C and 2C, and page 2, paragraph 15); and

(c) external electrical connection means are formed on the electrical connection pads (page 6, paragraph 67).

It follows that document D1 describes all of the technical features in claim 1.

- 2.2 With reference to **claim 21**, document D1 describes a mould or complex stencil characterised in that it is intended for use in making a package having the same size as a chip using the method as per any one of claims 1 to 20 (page 4, paragraphs 50 and 51).

It follows that document D1 describes all of the technical features in claim 21.

- 2.3 With reference to **claim 24**, document D1 describes a package having the same size as an electronic chip and made on the same scale as the substrate, characterised in that it is produced by means of the method as per any one of claims 1 to 20 (see the references mentioned in paragraph 2.1 above).

It follows that document D1 describes all of the technical features in claim 24.

- 2.4 The additional technical features in **dependent claims 3 to 5, 8, 9, 17 and 18** are also described in Document D1:

- (a) claims 3 to 5: page 4, paragraphs 50-56,
- (b) claims 8, 9 and 17: page 5, paragraphs 57 and 58,
- (c) claim 18: page 14, paragraph 147.

It follows that the subject matter of claims 1, 3 to 5, 8, 9, 17, 18, 21 and 24 is not novel (PCT Article 33(2)).

3. **Inventive step (PCT Article 33(3))**

The present application fails to comply with the requirements of PCT Article 33(1) since the subject matter of **claims 2, 6, 7, 10 to 16, 19, 20, 22 and 23** does not involve an inventive step as defined in PCT Article 33(3).

- 3.1 The features in **dependent claims 2, 15 and 16** have already been used for the same purpose in an equivalent package (see document D2, figures 1 and

2). It is obvious for a person skilled in the art to implement these features, with a corresponding effect, in a package according to document D1, and thus arrive at a package according to claims 2, 15 and 16.

- 3.2 **Dependent claims 6, 7, 10 to 14, 19, 20, 22 and 23** do not contain any features which, when combined with the features of any one of the claims to which they refer, might define subject matter that complies with the requirements of inventive step of the PCT. The features in said claims are merely some of a plurality of obvious alternatives that a person skilled in the art might select when seeking to solve the stated problem, depending on each particular case, and without an inventive step being involved.

It follows that the subject matter of claims 2, 6, 7, 10 to 16, 19, 20, 22 and 23 does not involve an inventive step (PCT Article 33(3)).

4. All of claims 1 to 24 comply with the requirements of industrial applicability defined in PCT Article 33(4).

TRAITE DE COOPERATION EN MATIERE DE BREVETS

PCT

REC'D 22 APR 2005

WIPO PCT

RAPPORT D'EXAMEN PRELIMINAIRE INTERNATIONAL

(article 36 et règle 70 du PCT)

Référence du dossier du déposant ou du mandataire	POUR SUITE A DONNER voir la notification de transmission du rapport d'examen préliminaire international (formulaire PCT/IPEA/416)	
Demande internationale No. PCT/FR 03/50188	Date du dépôt international (jour/mois/année) 17.12.2003	Date de priorité (jour/mois/année) 18.12.2002
Classification internationale des brevets (CIB) ou à la fois classification nationale et CIB H01L23/31		
Déposant COMMISSARIAT A L'ENERGIE ATOMIQUE et al.		

1. Le présent rapport d'examen préliminaire international, établi par l'administration chargée de l'examen préliminaire international, est transmis au déposant conformément à l'article 36.



2. Ce RAPPORT comprend 6 feuilles, y compris la présente feuille de couverture.

☒ Il est accompagné d'ANNEXES, c'est-à-dire de feuilles de la description, des revendications ou des dessins qui ont été modifiées et qui servent de base au présent rapport ou de feuilles contenant des rectifications faites auprès de l'administration chargée de l'examen préliminaire international (voir la règle 70.16 et l'instruction 607 des Instructions administratives du PCT).

Ces annexes comprennent 7 feuilles.

3. Le présent rapport contient des indications et les pages correspondantes relatives aux points suivants :

- I ☒ Base de l'opinion
- II ☐ Priorité
- III ☐ Absence de formulation d'opinion quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle
- IV ☐ Absence d'unité de l'invention
- V ☒ Déclaration motivée selon la règle 66.2(a)(ii) quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle; citations et explications à l'appui de cette déclaration
- VI ☐ Certains documents cités
- VII ☐ Irrégularités dans la demande internationale
- VIII ☐ Observations relatives à la demande internationale

Date de présentation de la demande d'examen préliminaire internationale 23.06.2004	Date d'achèvement du présent rapport 20.04.2005
Nom et adresse postale de l'administration chargée de l'examen préliminaire international  Office européen des brevets - Gitschiner Str. 103 D-10958 Berlin Tél. +49 30 25901 - 0 Fax: +49 30 25901 - 840	Fonctionnaire autorisé Favre, P N° de téléphone +49 30 25901-772 

PCT/FR 03/50188

**RAPPORT D'EXAMEN
PRÉLIMINAIRE INTERNATIONAL**

Demande internationale n°

PCT/FR 03/50188

5. ☐ Le présent rapport a été formulé abstraction faite (de certaines) des modifications, qui ont été considérées comme allant au-delà de l'exposé de l'invention tel qu'il a été déposé, comme il est indiqué ci-après (règle 70.2(c)) :

(Toute feuille de remplacement comportant des modifications de cette nature doit être indiquée au point 1 et annexée au présent rapport.)

6. Observations complémentaires, le cas échéant :

V. Déclaration motivée selon l'article 35(2) quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle; citations et explications à l'appui de cette déclaration

1. Déclaration

Nouveauté

Oui: Revendications 2,6,7,10-16,19,20,22,23

Non: Revendications 1,3-5,8,9,17,18,21,24

Activité inventive

Oui: Revendications

Non: Revendications 1-24

Possibilité d'application industrielle

Oui: Revendications 1-24

Non: Revendications

2. Citations et explications

voir feuille séparée

Concernant le point V

Déclaration motivée selon l'article 35(2) quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle; citations et explications à l'appui de cette déclaration

1. Il est fait référence aux documents suivants:

D1: US 2002/076911 A1 (LIN CHARLES W C) 20 juin 2002,

D2: US-B1-6 396 148 (RICKLEY MICHAEL E ET AL) 28 mai 2002.

2. **Nouveauté - Article 33(2) PCT**

La présente demande ne remplit pas les conditions énoncées dans l'article 33(1) PCT, l'objet des **revendications 1, 3-5, 8, 9, 17, 18, 21 et 24** n'étant pas conforme au critère de nouveauté défini par l'article 33(2) PCT.

2.1 En référence à la **revendication 1**, le document D1 décrit (les références entre parenthèse s'appliquent à ce document) un procédé de réalisation d'un boîtier à la taille d'une puce électronique (page 2, para. 14) et réalisé à l'échelle du substrat (Fig. 1D et 2D), le substrat comportant au moins une puce et ladite au moins une puce possédant des plots d'entrée-sortie sur une face du substrat dite face avant (page 2, para. 15), le procédé comprenant les étapes suivantes:

- a) formation, au moyen d'un moule ou d'un pochoir complexe (page 2, para. 15 et revendication 1), d'une couche isolante de relaxation de contraintes sur ladite face avant (page 2, para. 16 et réf. 120, Fig. 1B), ladite couche de relaxation recouvrant la face avant du substrat avec un relief présentant des puits d'accès au niveau des plots d'entrée-sortie (page 2, para. 15 et réf. 130, Fig. 1B), et ailleurs, des parties en saillie destinées à relaxer les contraintes (réf. 136, Fig. 1B), chaque partie en saillie ayant une forme étagée comprenant au moins une zone proéminente (réf. 136, Fig. 1B) et au moins une zone en retrait par rapport à ladite zone proéminente (réf. 128, Fig. 1B), ladite zone en retrait étant destinée à supporter un plot de connexion électrique (Fig. 1C et 2C, et page 2, para. 15),
- b) formation de pistes électriquement conductrices sur la couche de relaxation pour connecter les plots d'entrée-sortie aux plots de connexion électrique correspondants (réf. 140, Fig. 1C et 2C, et page 2, para. 15),
- c) formation de moyens de contact électrique vers l'extérieur sur les plots de connexion électrique (page 6, para. 67).

En conséquence le document D1 décrit toutes les caractéristiques techniques de la revendication 1.

- 2.2 En référence à la **revendication 21**, le document D1 décrit un moule ou pochoir complexe caractérisé en ce qu'il est destiné à réaliser un boîtier à la taille d'une puce à l'aide du procédé selon l'une quelconque des revendications 1 à 20 (page 4, para. 50 et 51).

En conséquence le document D1 décrit toutes les caractéristiques techniques de la revendication 21.

- 2.3 En référence à la **revendication 24**, le document D1 décrit un boîtier à la taille d'une puce et réalisé à l'échelle du substrat, caractérisé en ce qu'il est réalisé par le procédé selon l'une quelconque des revendications 1 à 20 (voir les références du paragraphe 2.1 ci-dessus).

En conséquence le document D1 décrit toutes les caractéristiques techniques de la revendication 24.

- 2.4 Les caractéristiques techniques additionnelles introduites par les **revendications dépendantes 3-5, 8, 9, 17 et 18** sont aussi décrites dans le document D1:
- a) revendications 3-5: page 4, para. 50-56,
 - b) revendications 8, 9 et 17: page 5, para. 57 et 58,
 - c) revendication 18: page 14, para. 147.

L'objet des revendications 1, 3-5, 8, 9, 17, 18, 21 et 24 n'est donc pas nouveau, Article 33(2) PCT.

3. **Activité Inventive - Article 33(3) PCT**

La présente demande ne remplit pas les conditions énoncées dans l'article 33(1) PCT, l'objet des **revendications 2, 6, 7, 10-16, 19, 20, 22 et 23** n'impliquant pas une activité inventive telle que définie par l'article 33(3) PCT.

- 3.1 Les caractéristiques des **revendications dépendantes 2, 15 et 16** sont déjà

employées dans le même but dans un boîtier analogue, voir document D2, Fig. 1 et 2. Il est évident pour la personne du métier d'appliquer ces caractéristiques, avec un effet correspondant, dans le boîtier du document D1 et d'obtenir ainsi un boîtier selon les revendications 2, 15 et 16.

- 3.2 Les revendications dépendantes 6, 7, 10-14, 19, 20, 22 et 23 ne contiennent aucune caractéristique qui, en combinaison avec celles de l'une quelconque des revendications à laquelle elles se réfèrent, définisse un objet qui satisfasse aux exigences du PCT en ce qui concerne l'activité inventive. Leurs caractéristiques sont seulement des possibilités que la personne du métier pourrait choisir, selon le cas d'espèce, parmi plusieurs possibilités évidentes, pour résoudre le problème posé sans qu'une activité inventive soit impliquée.

L'objet des revendications 2, 6, 7, 10-16, 19, 20, 22 et 23 n'implique par conséquent pas d'activité inventive, Article 33(3) PCT.

4. Toutes les revendications 1 à 24 remplissent les conditions d'application industrielle selon l'article 33(4) PCT.

REVENDECATIONS

1. Procédé de réalisation d'un boîtier à la
taille d'une puce électronique et réalisé à l'échelle
5 du substrat, le substrat (22, 42, 72) comportant au
moins une puce et ladite au moins une puce possédant
des plots d'entrée-sortie (23, 43, 73) sur une face du
substrat dite face avant, le procédé comprenant les
étapes suivantes :
- 10 a) formation, au moyen d'un moule ou d'un pochoir
complexe, d'une couche isolante de relaxation de
contraintes (28, 48, 78) sur ladite face avant, ladite
couche de relaxation recouvrant la face avant du
substrat avec un relief présentant des puits d'accès au
15 niveau des plots d'entrée-sortie, et ailleurs, des
parties en saillie destinées à relaxer les contraintes,
chaque partie en saillie ayant une forme étagée
comprenant au moins une zone proéminente et au moins
une zone en retrait par rapport à ladite zone
20 proéminente, ladite zone en retrait étant destinée à
supporter un plot de connection électrique (30, 40),
b) formation de pistes électriquement conductrices (25,
45, 75) sur la couche de relaxation pour connecter les
plots d'entrée/sortie aux plots de connection
25 électrique correspondants,
c) formation de moyens de contact électrique (27, 47,
77) vers l'extérieur sur les plots de connection
électrique.
- 30 2. Procédé de fabrication selon la
revendication 1 caractérisé en ce qu'il comprend en
outre, entre les étapes b) et c), une étape de

formation d'une couche d'encapsulation (29, 49, 79) sur la couche de relaxation avec exposition des plots de connection électrique.

- 5 3. Procédé de fabrication selon la revendication 1 caractérisé en ce que, pour former la couche de relaxation des contraintes (28, 48, 78) à l'aide d'un moule, on suit les étapes suivantes :
- 10 1) remplir le moule avec un polymère relaxant déterminé ou appliquer ledit polymère directement sur la face avant du substrat,
- 2) aligner le moule sur la face avant du substrat,
- 3) presser le moule sur la face avant du substrat,
- 4) recuire le polymère,
- 15 5) retirer le moule.

4. Procédé de fabrication selon la revendication 1 caractérisé en ce que, pour former la couche de relaxation des contraintes (28, 48, 78) à l'aide d'un pochoir, on suit les étapes suivantes :
- 20 1) appliquer le pochoir sur la face avant du substrat,
- 2) remplir les orifices du pochoir avec un polymère relaxant déterminé,
- 25 3) recuire le polymère et séparer le pochoir du substrat.

5. Procédé de fabrication selon la revendication 3 ou 4 caractérisé en ce que ledit polymère relaxant déterminé est choisi parmi le groupe
- 30

constitué du polyimide, du BCB ou de tout autre polymère susceptible de relaxer les contraintes.

5 6. Procédé de fabrication selon la
revendication 3 ou 4 caractérisé en ce que, après
l'obtention de la couche relaxant les contraintes (28,
48, 78) sur la face avant du substrat, on élimine les
résidus de polymère se trouvant sur les plots
d'entrée/sortie (23, 43, 73).

10

 7. Procédé de fabrication selon la
revendication 1 caractérisé en ce que l'étape de
formation de pistes électriquement conductrices (25,
45, 75) comprend les étapes suivantes :
15 a) dépôt d'un matériau conducteur sur la face avant du
substrat recouverte de la couche de relaxation (28, 48,
78),
b) séparation des lignes de reroutage et formation des
plots de connexion électrique (30, 40) par élimination
20 du matériau conducteur situé au niveau de la (des)
zone(s) proéminente(s) des parties en saillie de la
couche de relaxation par rodage mécanique ou par
polissage mécano-chimique.

25 8. Procédé de fabrication selon la
revendication 1 caractérisé en ce que l'étape de
formation de pistes électriquement conductrices (25,
45, 75) est réalisée par dépôt chimique de matériau
conducteur dans les puits d'accès aux plots d'entrée-
30 sortie et dans les zones en retrait par rapport à la

(les) zone(s) proéminente(s) des parties en saillie de la couche relaxante (28, 48, 78).

9. Procédé de fabrication selon la
5 revendication précédente caractérisé en ce que le matériau conducteur est un métal.

10. Procédé de fabrication selon la
revendication 1 caractérisé en ce que l'étape de
10 formation de pistes électriquement conductrices (25, 45, 75) comprend les étapes suivantes :

- a) dépôt d'un matériau conducteur sur la face avant du substrat recouverte de la couche relaxante,
- b) lithographie,
- 15 c) gravure chimique,
- d) décapage.

11. Procédé de fabrication selon l'une
quelconque des revendications 7 et 10, caractérisé en
20 ce que le dépôt d'un matériau conducteur est une métallisation.

12. Procédé de fabrication selon la
revendication 1 caractérisé en ce que l'étape de
25 formation de pistes électriquement conductrices (25, 45, 75) comprend les étapes suivantes :

- a) métallisation lithographique de la face avant du substrat recouverte de la couche relaxante,
- b) électrolyse,
- 30 c) décapage,
- d) gravure chimique.

13. Procédé de fabrication selon la revendication 2 caractérisé en ce que l'étape de formation d'une couche d'encapsulation (29, 49, 79)

5 comprend les étapes suivantes :

a) dépôt d'une couche de polymère sur toute la surface avant du substrat recouverte de la couche de relaxation,

b) planarisation de la face avant du substrat,

10 c) libération des plots de connection électrique (30, 40).

14. Procédé de fabrication selon la revendication 2 caractérisé en ce que l'étape de formation d'une couche d'encapsulation (29, 49, 79)

15 comprend les étapes suivantes :

a) planarisation de la face avant du substrat,

b) remplissage des puits d'accès et des zones en retrait de la face avant du substrat avec un polymère

20 épais,

c) libération des plots de connection électrique (30, 40).

15. Procédé de fabrication selon la revendication 1 caractérisé en ce que les moyens de contact électrique (27, 47, 77) vers l'extérieur sur les plots de connection électrique (30, 40) sont des billes fusibles.

25

16. Procédé de fabrication selon la revendication précédente caractérisé en ce que les

30

billes fusibles sont installées sur les plots de
connection électrique (30, 40) à l'aide d'une technique
choisie parmi l'électrolyse d'alliage fusible, la
sérigraphie de pâte à braser, le transfert de billes.

5

17. Procédé de fabrication selon la
revendication 1 caractérisé en ce que les moyens de
contact électrique (27, 47, 77) vers l'extérieur sur
les plots de connection électrique (30, 40) sont
10 choisis parmi les films et les colles anisotropes
conducteurs.

18. Procédé de fabrication selon l'une
quelconque des revendications 1 et 2 caractérisé en ce
15 qu'il comprend en outre une étape de séparation des
boîtiers à la taille d'une puce électronique réalisés à
l'échelle du substrat.

19. Procédé de fabrication selon la
20 revendication 1 caractérisé en ce que, avant ou après
la formation des moyens de contact électrique (27, 47,
77) vers l'extérieur sur les plots de connection
électrique, la face arrière du substrat (22, 42, 72)
est aminci par rodage, par polissage mécano-chimique ou
25 toute autre technique.

20. Procédé de fabrication selon l'une
quelconque des revendications 1 ou 2 caractérisé en ce
qu'il est complété par les étapes suivantes :
30 a) réalisation de tranchées à partir de la face arrière
du substrat (42) jusqu'à atteindre les couches

métalliques représentés par les plots d'entrée-sortie (43) des circuits intégrés ou par les pistes électriquement conductrices (45),

- b) dépôt, éventuellement localisé, d'une couche
5 métallique (55) sur la face arrière du substrat,
c) élimination de la métallisation située en surface de la face arrière du substrat.

21. Moule ou pochoir complexe caractérisé
10 en ce qu'il est destiné à réaliser un boîtier à la taille d'une puce à l'aide du procédé selon l'une quelconque des revendications 1 à 20.

22. Moule ou pochoir complexe selon la
15 revendication 21 caractérisé en ce qu'il est réalisé à l'aide d'au moins une technique choisie parmi la gravure humide ou sèche, l'électroformage, le collage de plusieurs films polymères percés ou non, le moulage, la gravure laser.

20

23. Moule ou pochoir complexe selon la revendication 21 ou 22 caractérisé en ce qu'il est réalisé en silicium, en métal, en polymère.

24. Boîtier à la taille d'une puce et
25 réalisé à l'échelle du substrat, caractérisé en ce qu'il est réalisé par le procédé selon l'une quelconque des revendications 1 à 20.